

W802P-S2 模块规格书

V1.0

北京联盛德微电子有限责任公司 (winner micro)

地址：北京市海淀区阜成路 67 号银都大厦 18 层

电话：+86-10-62161900

公司网址：www.winnermicro.com

文档历史

版本	完成日期	修订记录	作者	审核	批准
V1.0	2022-12-23	创建	Isme		

Winner Micro

目录

1	概述	1
2	特征	1
2.1	接口	1
2.2	无线	1
2.3	其它	2
3	产品规格	2
4	接口信号	3
5	模块参考电路设计	5

Winner Micro

1 概述

W802P 是基于嵌入式 Wi-Fi/蓝牙 双模 SoC 芯片 W802 设计的物联网无线模块, 邮票孔式接口, PCB 板载天线、尺寸小, 易开发, 接口丰富。模块适用于智能家电、智能家居、无线音视频、智能玩具、医疗监护、工业控制、医疗监护等广泛的物联网领域。本规格书介绍了该模块的物理特性、技术指标、通信协议、产品功能、性能等方面的技术标准。

2 特征

2.1 接口

- 邮票孔式接口, 间距 2mm
- 集成 4 路 UART 高速接口, 波特率范围 1200bps~2Mbps
- 集成 4 路 12 比特 SD-ADC, 最高采样率 1KHz
- 集成 5 路 PWM 信号生成, 2 通道输入信号捕获功能 (PWM0 和 PWM4 两个通路), 最高输出频率 20MHz, 最高输入频率 20MHz
- 集成一个 I²C 控制器
- 集成一路 Duplex I²S 控制器
- 集成 GPIO 控制器, 最多支持 31 个 GPIO

2.2 无线

- 支持 GB15629.11-2006、IEEE802.11 b/g/n 无线标准
- 支持频率范围: 2.4~2.4835 GHz
- 支持 Wi-Fi WMM/WMM-PS/WPA/WPA2/WPS
- 支持 EDCA 信道接入方式
- 支持 20/40M 带宽工作模式
- 支持 STBC、GreenField、Short-GI、支持反向传输
- 支持 AMPDU、AMSDU
- 支持 IEEE802.11n MCS 0~7、MCS32 物理层传输速率档位, 传输速率最高到 150Mbps
- 2/5.5/11 Mbps 速率发送时支持 Short Preamble
- 支持 HT-immediate Compressed Block Ack、Normal Ack、No Ack 应答方式
- 支持 CTS to self
- 支持 STA/AP/AP+STA 功能
- 在 BSS 网络中, 支持多个组播网络, 并且支持各个组播网络加密方式不同, 最多可以支持总和为 32 个的组播网络和入网 STA 加密
- BSS 网络支持作为 AP 使用时, 支持站点与组的总和为 32 个, IBSS 网络中支持 16 个站点

2.3 其它

- 支持用户可编程的 GPIO 控制
- 支持基于 ASCII 编码的 AT+指令协议（UART 接口）
- 支持多种网络协议：TCP/UDP/ICMP/DHCP/DNS/HTTP
- 支持 DHCP Server、DNS Server
- 支持可扩展的 WEB 服务器
- 支持固件在线升级

3 产品规格

表 3-1 产品规格列表

	项 目	参 数	备注
无线部分	支持 Wi-Fi 模式	IEEE802.11b/g/n	
	支持蓝牙/BLE 模式	蓝牙/BLE 4.2	
	射频系统阻抗	50 Ω	
	SWR	<-10dB	
	频率范围	2.4~2.4835 GHz	
	接收灵敏度	1Mbps@-96dBm; 11Mbps@-87dBm; 54Mbps@-73dBm; 20MHz MCS7@-71dBm;	
	物理层数据速率	802.11n MCS 0~7 150Mbps	
	调制方式	DSSS、OFDM、DBPSK、DQPSK、CCK、QAM16/64	
输出功率	IEEE802.11b, DSSS 1Mbps, POUT = 19 ± 2dBm; IEEE802.11g, OFDM 54Mbps, POUT = 14 ± 2dBm; IEEE802.11n, OFDM MCS7, POUT = 12 ± 2dBm;		
硬件部分	接口类型	UART、SPI、GPIO、PWM、I ² C、I ² S	
	接口速率	2Mbps@UART (Max) 50Mbps@SPI (Max)	
	工作电压	3.0V - 3.6V	
	工作湿度	5%~90% (无凝结)	
	存储温度	-40~+125 °C	
	工作温度	-40~+85 °C	
软件部分	外形尺寸	16.0mm×24.0mm	
	网络类型	STA/AP/AP+STA	
	认证方式	WEP/WPA-PSK/WPA2-PSK	

模块管脚说明如表 4-1 所示：

表 4-1 模块管脚说明

序号	名称	类型	复位后管脚功能	复用功能
1	PA0	I/O	BOOTMODE	I2S_MCLK/LSPI_CS/PWM2/I2S_DO
2	PA1	I/O	JTAG_CK	JTAG_CK/I ² C_SCL/PWM3/I ² S_LRCK/ADCO
3	PA2	I/O	GPIO, 输入, 高阻	UART1_RTS/UART2_TX/PWM0/UART3_RT S/ADC_4
4	PA3	I/O	GPIO, 输入, 高阻	UART1_CTS/UART2_RX/PWM1/UART3_CT S/ADC_3
5	PA4	I/O	JTAG_SWO	JTAG_SWO/I2C_SDA/PWM4/I2S_BCK/AD C_2
6	PA7	I/O	GPIO, 输入, 高阻	PWM4/LSPI_MOSI/I ² S_MCK/I ² S_DI
7	PA9	I/O	GPIO, 输入, 高阻	MMC_CLK/UART4_RX/UART5_RX/I2S_LRCLK/LCD_SEG5 /TOUCH_2
8	PA10	I/O	GPIO, 输入, 高阻	MMC_CMD/UART4_RTS/PWM0/I2S_DO/LCD_SEG6/TOUCH _3
9	PA12	I/O	GPIO, 输入, 高阻	MMC_DAT1/UART5_TX/PWM2/LCD_SEG8/ TOUCH_14
10	PA14	I/O	GPIO, 输入, 高阻	MMC_DAT3/UART5_CTS/PWM4/LCD_SEG1 0/TOUCH_15
11	PB29	I/O	GPIO, 输入, 高阻	PSRAM_D1/UART0_RTS/Touch_15
12	PB6	I/O	GPIO, 输入, 高阻	UART1_TX/MMC_CLK/HSPI_CK/SDIO_CK
13	PB7	I/O	GPIO, 输入, 高阻	UART1_RX/MMC_CMD/HSPI_INT/SDIO_CMD
14	VDD	P	3.3V 电源	
15	PB8	I/O	GPIO, 输入, 高阻	I ² S_BCK/MMC_DO/PWM_BREAK/SDIO_DO
16	PB9	I/O	GPIO, 输入, 高阻	I ² S_LRCK/MMC_D1/HSPI_CS/SDIO_D1
17	PB12	I/O	GPIO, 输入, 高阻	HSPI_CK/PWM0/UART5_CTS/I2S_BCLK/ LCD_SEG24
18	PB13	I/O	GPIO, 输入, 高阻	HSPI_INT/PWM1/UART5_RTS/I2S_LRCL K/LCD_SEG25
19	PB14	I/O	GPIO, 输入, 高阻	HSPI_CS/PWM2/LSPI_CS/I2S_DO/LCD_ SEG26
20	PB15	I/O	GPIO, 输入, 高阻	HSPI_DI/PWM3/LSPI_CK/I2S_DI/LCD_ SEG27
21	PB10	I/O	GPIO, 输入, 高阻	I2S_DI/MMC_D2/HSPI_DI/SDIO_D2/LC D_SEG22
22	PB11	I/O	GPIO, 输入, 高阻	I2S_DO/MMC_D3/HSPI_DO/SDIO_D3/LC D_SEG23
23	GND	P	GND	
24	PB16	I/O	GPIO, 输入, 高阻	HSPI_DO/PWM4/LSPI_MISO/UART1_RX/ LCD_SEG28
25	PB17	I/O	GPIO, 输入, 高阻	UART5_RX/PWM_BREAK/LSPI_MOSI/I2S _MCLK/LCD_SEG29
26	PB18	I/O	GPIO, 输入, 高阻	UART5_TX/LCD_SEG30
27	PB26	I/O	GPIO, 输入, 高阻	LSPI_MOSI/PWM4/LCD_SEG1
28	PB25	I/O	GPIO, 输入, 高阻	LSPI_MISO/PWM3/LCD_COMO
29	PB24	I/O	GPIO, 输入, 高阻	LSPI_CK/PWM2/LCD_SEG2

30	PB22	I/O	GPIO, 输入, 高阻	UART0_CTS/PCM_CK/LCD_COM2
31	PB21	I/O	GPIO, 输入, 高阻	UART0_RTS/PCM_SYNC/LCD_COM1
32	PB20	I/O	UART0_RX	UART0_RX/PWM1/UART1_CTS/I ² C_SCL
33	PB19	I/O	UART0_TX	UART0_TX/PWM0/UART1_RTS/I ² C_SDA
34	GND	P	GND	
35	WAKEUP	I	WAKEUP 唤醒功能	高电平唤醒
36	/RESET	I	RESET 复位	低电平复位

5 模块参考电路设计

模块参考电路设计如图 5-1 所示。

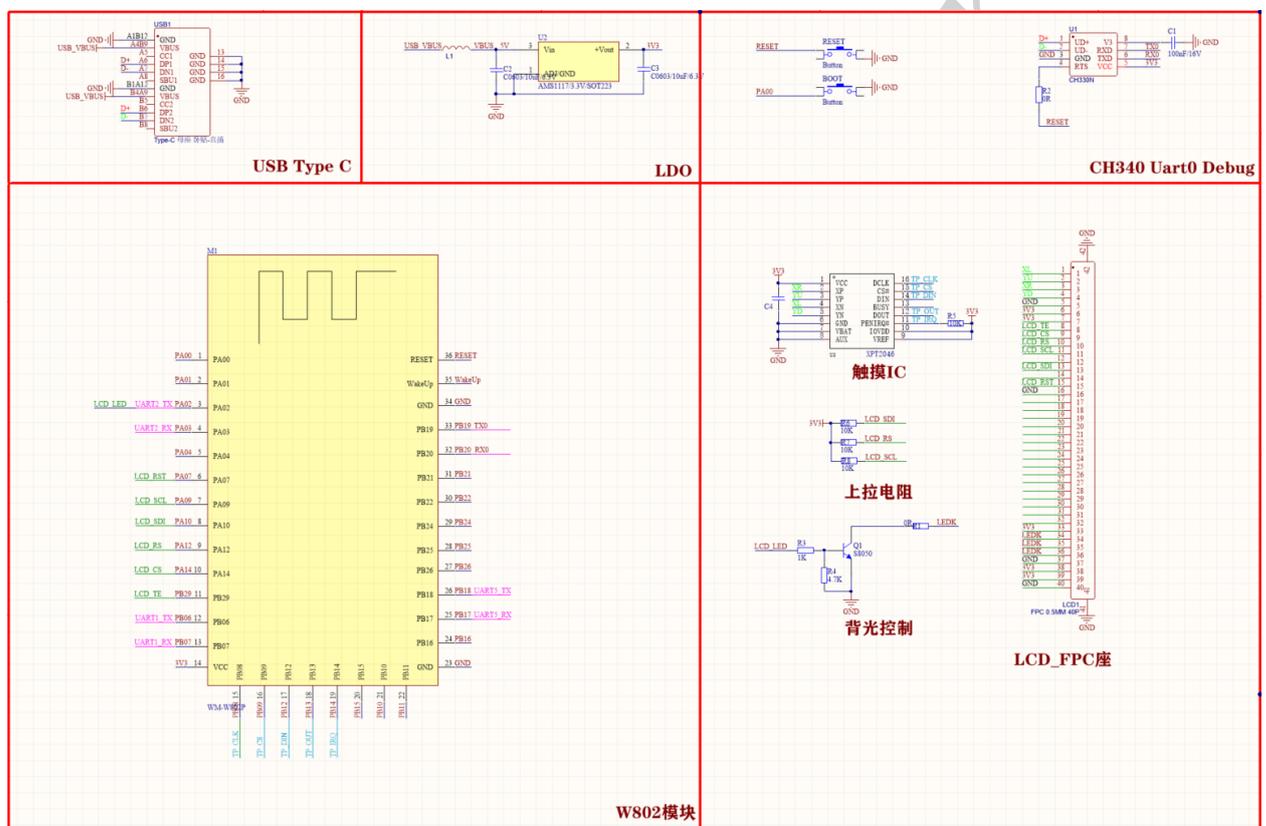


图 5-1 W802P-S2 参考电路设计 驱动 4.3 寸 480*272 + XPT2048 触摸